

CR2DIP 取扱説明書

■ CR2DIP について

- CR2DIP は Xilinx 社製 CPLD CoolRunner-II XC2C64A の評価ボードです。
- 600mil DIP 形状でブレッドボードで試作可能
- 単体で CPLD に書き込み可能。外部ダウンロードケーブルの使用も可能
- CR 発振器内蔵

■ 内容物

- CRDIP 本体
- 細ピンヘッダ 14 ピン 2 本

■ 奥付

2017/8/11 第 1 版第 1 刷発行

著者/発行: 余熱

連絡先: yone2.net@gmail.com

URL: <http://yone2.net/>

印刷: 近所のコンビニ

■ 注意事項

- 本製品をお使いになるには電子工作や電子回路、ソフトウェア、ザイリンクス社製 CPLD についての一般的な知識や開発環境などが必要です。
- 本製品をお使いになる前には、必ず IC のドキュメント類を参照してください。ザイリンクス社のホームページから、CPLD のドキュメントや開発ツールなどをダウンロードできます。
- 本製品は学習用の基板です。工業製品への組み込みなど、用途外の使用はご遠慮ください。また、本製品によって生じた損害などについては責任を負いかねます。
- 本製品の仕様は予告なく変更になる場合があります。ご注意ください。
- 本マニュアルは、内容について絶対の保証をするものではありません。

■ サポートについて

本製品は全品テスト後出荷していますが、万一不良があった場合には、メールにてご連絡ください。下記のページにて、回路図、サンプルプログラムの配布などを行っています。

<https://yone2.net/cr2dip/>

